

B.Sc. Semester-5 Examination

CC 304

Physics

Time : 2-30 Hours]

March-2024

[Max. Marks : 70

Q-1	(A) સમજાવો કે ઉચ્ચ ગુણવત્તા ના એપ્લિકેશન માટે ઇનપુટ અવરોધનું મુલ્ય ખુબ વધારે અને આઉટપુટ અવરોધનું મુલ્ય ખુબ ઓછું હોવું જોઈએ.	(7)
	OR	
(A)	ડેસીબલ માટે પાવર ના ગુણોત્તર, વોલ્ટેજ ના ગુણોત્તર અને કરંટ ના ગુણોત્તર તરીકે ના સુત્રો તારવો.	
(B)	હાર્મોનીક ડીસ્ટોર્શન એટલે શું? એપ્લિકેશન માટે હાર્મોનીક ડીસ્ટોર્શન માપવાની 3-બિંદુ રીતનું વર્ણન કરો.	(7)
	OR	
(B)	વોલ્ટમીટરને ડેસીબલ માપન માટે કેલીબ્રેટ કરવાની રીત વર્ણવો.	
Q-2	(A) CE એપ્લીફાયરના નિમ્ન આવૃત્તિ રીસપોન્સ પર એમીટર બાયપાસ કેપેસિટરની અસર સમજાવો.	(7)
	OR	
(A)	એપ્લીફાયર માટે α -કટ ઓફ આવૃત્તિ, β -કટ ઓફ આવૃત્તિ અને ગેઈન-બેન્ડવિડેથ વિશે સમજૂતિ આપો.	
(B)	CE એપ્લીફાયરના કાસકેડ જોડાણ માટે નિમ્ન આવૃત્તિ રીસપોન્સની સમજૂતી આપો.	(7)
	OR	
(B)	ટ્રાન્સફર મરકપલ્ડ એપ્લીફાયરના ઉચ્ચ આવૃત્તિ રીસપોન્સ વિશે સમજૂતિ આપો.	
Q-3	(A) યોગ્ય ઉદાહરણ દ્વારા સમ-ઓફ-પ્રોડક્ટ અને પ્રોડક્ટ-ઓફ-સમ ની રીત સમજાવો.	(7)
	OR	
(A)	RS-ફ્લીપ-ફ્લોપની કાર્ય પદ્ધતિ સમજાવો અને તેની મર્યાદાઓ લખો.	
(B)	4-ચલ કાનું-મેપની મદદ દ્વારા લોજિક પરિપથના સરળીકરણ ની રીત સમજાવો.	(7)
	OR	
(B)	માસ્ટર સ્લેવ JK - ફ્લીપ-ફ્લોપની કાર્ય પદ્ધતિ સમજાવો.	
Q-4	(A) T-જાળતંત્ર અને π -જાળતંત્ર માટે અરસ-પરસ સમતુલ્ય જાળતંત્રમાં રૂપાંતરણની રીત જરૂરી સુત્રો તારવીને સમજાવો.	(7)
	OR	
(A)	શ્રેણી અનુનાદ પરિપથ માટે અનુનાદ આવૃત્તિ, અનુનાદ સમયે વિદ્યુત પ્રવાહ અને ઈમ્પેડન્સ માટેના સુત્રો તારવો.	
(B)	રેસીપ્રોસીટી પ્રમેય લખો અને સાબિત કરો.	(7)
	OR	
(B)	સમાંતર અનુનાદ પરિપથ માટે પ્રતિઅનુનાદ આવૃત્તિનું સુત્ર તારવો અને અનુનાદ વખતે કેપેસિટીવ અને ઈન્ડક્ટીવ અવરોધ વચ્ચેના સબંધનું સુત્ર મેળવો.	
Q-5	ટૂંક માં જવાબ આપો (કોઈ પણ સાત):	(14)
	(1) આવૃત્તિ ડીસ્ટોર્શન વિષે સમજૂતિ આપો.	
	(2) ડીસ્ટોર્શન શા માટે વાંધાજનક છે?	
	(3) ક્લાસ-B એપ્લીફાયર વિષે સમજૂતિ આપો.	
	(4) એપ્લીફાયર માટે પાવર રૂપાંતરણ ક્ષમતાની વ્યાખ્યા આપો.	
	(5) ઈમ્પેડન્સ સુધારણા અંક ની સમજૂતિ આપો.	
	(6) સેગ એટલે શું?	
	(7) ફ્લીપ-ફ્લોપ ના ટોગલ મોડ નો ઉપયોગ સમજાવો.	
	(8) પ્રપોગેશન ડીલેની વ્યાખ્યા આપો.	
	(9) ક્લોક અને પલ્સ વચ્ચેનો તફાવત સમજાવો.	
	(10) મેશ અને નોડની વ્યાખ્યા આપો.	
	(11) થેવેનીનના પ્રમેયનું કથન લખો.	
	(12) કાર્યક્ષમતા અંક Q ની વ્યાખ્યા આપો.	

Q-1	(A) Explain why a good quality amplifier must have lower input resistance and higher output resistance. (7)
OR	
(A)	Derive the equation for decibel as power ratio, voltage ratio and current ratio.
(B)	What is harmonic distortion? Explain the three-point method of calculating harmonic distortion. (7)
OR	
(B)	Explain how a voltmeter can be calibrated to measure decibel.
Q-2	(A) Explain the effect of Emitter Bypass capacitor on low-frequency response. (7)
OR	
(A)	Explain α -cutoff frequency, β -cutoff frequency and Gain-Bandwidth product for an amplifier.
(B)	Explain, low frequency response of the cascade stages for CE amplifier. (7)
OR	
(B)	Explain the high frequency response of a transformer coupled amplifier.
Q-3	(A) With suitable example explain Sum of Product and Product-of sum methods. (7)
OR	
(A)	Explain the working of RS-flip-flop and mention its limitations.
(B)	Explain the method for simplification of logic expression with help of a 4-variable Karnaugh map. (7)
OR	
(B)	Explain the working of Master-Slave JK-flip-flop.
Q-4	(A) Explain the method to convert a T-network into equivalent π -network and vice-versa. (7)
OR	
(A)	For a series resonant circuit derive the equation for resonant frequency, current and impedance at resonance frequency.
(B)	State and prove Reciprocity theorem. (7)
OR	
(B)	For parallel resonance circuit derive the equation for resonance frequency and relation between capacitive and inductive reactance.
Q-5	Answer in short (Any Seven): (14)
(1)	Explain about frequency distortion.
(2)	Why distortion is objectionable?
(3)	Explain about class-B amplifier?
(4)	Define the Power conversion efficiency of an amplifier.
(5)	Explain impedance correction factor.
(6)	What is Sag?
(7)	Explain the toggle mode of the flip-flop?
(8)	Define propagation delay.
(9)	Explain the difference between clock and pulse.
(10)	Define: Mesh and Node.
(11)	State the Thevenin's theorem.
(12)	Define: Quality factor Q.