Seat No. : $\qquad$

## JJ-109

## January-2021

B.Sc., Sem.-V

CC-304 : Physics
Time : 2 Hours]
[Max. Marks : 50
સૂચના : (1) વિભાગ-Iના દરેક પ્રશ્નોના ગુણ સ૨ખા છે.
(2) વિભાગ-I માંથી કોઈપણ ત્રણ પ્રશ્નોના ઉત્તર લખો.
(3) વિભાગ-IIનો પ્રશ્ન નં. 9 ફ૨જ્યિત છે.
(4) સંજ્ઞાઓ તેમના પ્રચલિત અર્થ ધરાવે છે.
(5) જમણીી બાજુના અંક પ્રશ્નોના ગુણ દર્શાવે છે.

## વિભાગ-I

1. (A) હાર્મોનિક ડિસ્ટોર્શન (harmonic distortion) એટલે શું ? એમ્પ્લિફાય૨ માટે હાર્મોનિક ડિસ્ટોર્શન માપવાની ત્રણ બિંદુ (three points) રીતનું વર્ણન કરો અને $\mathrm{A}_{0}, \mathrm{~A}_{1}$ તથા $\mathrm{A}_{2}$ કંપ વિસ્તા૨ મેળવો.
(B) આદર્શ એમ્પ્ત્સિફાયનોો ઈનપુટ અવરોધ કેટલો હોવો જોઈએ ? જરૂી સૂત્ર તથા પરિપથની મદદથી સમજાવો. એમ્પ્લિફાયરનો ઈનપુટ અવરોધ માપવાની એક રીત વર્ણાવો.
2. (A) ડેસીબેલ શું છે ? શૂન્ય ડેસીબેલ સંદર્ભ લેવલ સમજાવો. ડેસીબેલની લાક્ષણિકતાઓ આપો. નીચે મુજબ સમીકરણ $\mathrm{dB}=20 \log \left(\frac{\mathrm{~V}_{\mathrm{o}}}{\mathrm{V}_{\mathrm{i}}}\right)+10 \log \left(\frac{\mathrm{R}_{\mathrm{i}}}{\mathrm{R}_{\mathrm{o}}}\right)$ તારવો.
(B) વોલ્ટમીટ૨ના ડેસીબેલ મીટ૨ તરીકે ઉિપયોગ વિશે સવિસ્તાર સમજાવો.
3. (A) CE એમ્પ્લિફાયરના નિમ્ન આવૃત્તિ (low frequency) રીસ્પોન્સ પર એમીટર બાયપાસ કેપેસીટ૨ની અસ૨ સમજાવો.
(B) સ્ક્વેર વેવ (square wave) માટે એમ્પ્લિફાયરના નિમ્ન આવૃત્તિ રીસપોન્સ (low frequency response) ની ચર્ચા કરો.
4. (A) હાઈબ્રીડ $\pi$-કેપેસીટન્સ, બેઝ સ્પ્રેડીંગ અવરોધ અને ટ્રાન્ઝીસ્ટર ટ્રાન્સકંડકટન્સ વિષે સમજૂતી આપો. 7
(B) સમજાવો : અવરોધકીય ભાર સાથેનું એપ્રોક્સીમેટ (Approximate) CE ઉચ્ચ્ચ આવૃત્તિ મોડેલ.
5. (A) (i) નીચે આપેલ બુલિયન સમીક૨ણનું બુલીયન નિયમ અને પ્રમેયનો ઉપયોગ કરી સાદુંરૅ આપો.

$$
\mathrm{Y}=(\mathrm{A}+\mathrm{B})(\mathrm{A}+\overline{\mathrm{B}})(\overline{\mathrm{A}}+\mathrm{B})
$$

(ii) ડીજીટલ પ્રણાલી (digital system) માં "ડોન્ટ કેર શ૨ત" (Don’t Care Condition) સમજાવો.
(B) મીનીટર્મ (mini terms) વડે દર્શાવિલ લોજીક સમીક૨ણ

$$
y=\Sigma \mathrm{m}(7,9,10,11,12,13,14,15)
$$

કાર્નુમેપનો ઉિપયોગ કરી સ૨ળ બુલીયન સમીકરણ તા૨વો. આનુષંગિક સમ ઓફ પ્રોડકટ (sum of product) લોજીક પરિપથ દોરે.
(i) OR અને AND ગેઈટનો ઉપયોગ કરી.
(ii) માત્ર NAND ગેઈટનો ઉપપયોગ કરી.
6. (A) RS ફલીપ ફ્લોપ (flip flop) વિસ્તૃત સમજૂતી આપો.
(B) JK ફલીપ ફલોપ (flip flop) વિષે નોંધ લખો.
7. (A) સુપ૨ પોઝીશન (superposition) પ્રમેયનો કથન લખો અને તેની સમજૂતી આપો.
(B) T જાળતંત્ર (network) અને $\pi$ જાળતંત્ર (network) માટે અ૨સપ૨સ (vice-versa) સમતુલ્ય જાળતંત્રમાં ३પાંત૨ણની ૨ીત જરરી સૂત્રો તા૨વીને સમજાવો.
8. (A) શ્રેણી અનુનાદ પરિપથની સમજૂતી આપો. અનુનાદ આવૃત્તિ fr નું સૂત્ર મેળવો. સાબિત કરો કે શ્રેણી અનુનાદ સમયે કન્ડક્ટર અને કેપેસીટ૨ પરના વોલ્ટેજના મૂલ્યો સમાન પણ સંજ્ઞાઓ વિરુદ્ધ (opposite sign) હોય છે.
(B) સમાંત૨ અનુનાદ પરિપથની વિસ્તૃત સમજૂતી આપો. $f_{a r}$ (અનુનાદ આવૃત્તિ) નું સમીક૨ણ તા૨વો અને $\mathrm{R}_{\mathrm{ar}}=\frac{\mathrm{L}}{\mathrm{CR}}$ तા૨વો.

## વિભાગ-II

9. ટૂંકા ઉત્તર આપો : (કોઈૅપણા આઠ)
(1) ક્લાસ-A એમ્પ્લિફાયર એટલે શું?
(2) આદર્શ એમ્પ્લિફાયરનો આઉિટપુટ અવરોધ કેટલો હોવો જોઈએ ?
(3) કયા સંજોગોમાં પાવ૨ગોઈન dB માં $20 \log \left(\frac{\mathrm{~V}_{\mathrm{o}}}{\mathrm{V}_{\mathrm{i}}}\right)$ થશે ?
(4) સંજ્ઞા $\mathrm{I}_{1 / 2}$ અને $\mathrm{I}_{-1 / 2}$ शું દર્શાવે છે ?
(5) CE એમ્પ્લિફાયરના કા્ક્કેડ (cascade) જોડાણની રીતના નામ આપો.
(6) કપલીંગ કેપેસીટ૨ (coupling capacitor) નુંકાર્ય જણાવો.
(7) સમાન નિમ્ન આવૃત્તિ $f_{1}$ ધરાવતા $n$ સમાન કાસ્કેડ એમ્પ્લિફાયર માટે પરિણામી નિમ્ન આવૃત્તિ $\mathrm{f}_{1}(\mathrm{n})$ માટેનું સમીકરણ આપો.
(8) ટ્રાન્ઝીસ્ટ૨ એમ્પ્લિફાય૨ સ્ટેજના કાસ્કેડ માટે ટ્રાન્સફોર્મરના ઉપયોગથી થતો ફાયદો જણાવો.
(9) વ્યાખ્યા આપો : ક્વાડ (Quad)
(10) બુલીયન સમીકરણ $Y=A \bar{B}+A B ન ુ ં ~ સ ૨ ળ ી ક ૨ ણ ~ ક ર ો . ~$
(11) ડી-મોર્ગન પ્રમેયના સમીક૨ણો લખો.
(12) બે ચલ માટે મૂળભૂત ગુણાકાર કેટલા હોય છે ? ત્રણા ચલ અને ચા૨ ચલ માટે કેટલા હોય ?
(13) લિનીયર (linear) એલીમેન્ટની વ્યાખ્યા આપો.
(14) નોર્ટન (Norton's) ના પ્રમેયનું કથન લખો.
(15) थેવેનીનના પ્રમેયનું કથન લખો.
(16) રેસીપ્રોસીટી પ્રમેયનું કથન લખો.

Seat No. : $\qquad$
$\mathbf{J J}-109$
January-2021
B.Sc., Sem.-V
CC-304 : Physics

Time : 2 Hours]
[Max. Marks : 50

Instructions : (1) All questions in Section - I carry equal marks.
(2) Attempt any three questions in Section - I.
(3) Question - 9 in Section - II is compulsory.
(4) Symbols have their usual meaning.
(5) Number to right side of questions indicates marks.

## Section - I

1. (A) What is harmonic distortion ? Explain three points method of calculating harmonic distortion. Obtain amplitude $\mathrm{A}_{0}, \mathrm{~A}_{1}$ and $\mathrm{A}_{2}$.
(B) What would be the input resistance of an ideal amplifier ? Explain it with necessary formula and circuit. Describe one method to measure the input resistance of an amplifier.
2. (A) What is Decibel ? Explain zero decibel reference level. Give characteristics of decibel. Derive $\mathrm{dB}=20 \log \left(\frac{\mathrm{~V}_{\mathrm{o}}}{\mathrm{V}_{\mathrm{i}}}\right)+10 \log \left(\frac{\mathrm{R}_{\mathrm{i}}}{\mathrm{R}_{\mathrm{o}}}\right)$.
(B) Explain how voltmeter can be used as a decibel indicator.
3. (A) Explain the effect of emitter bypass capacitor on low frequency response of CE amplifier.
(B) Explain low frequency response of amplifier to a square wave.
4. (A) Explain about hybrid $\pi$-capacitance, base spreading resistance and transistor transconductance.
(B) Explain : Approximate CE high frequency model with a resistive load.
5. (A) (i) Simplify the Boolean equation using Boolean laws and theorem.

$$
\mathrm{Y}=(\mathrm{A}+\mathrm{B})(\mathrm{A}+\overline{\mathrm{B}})(\overline{\mathrm{A}}+\mathrm{B})
$$

(ii) Explain "Don't Care Condition" in digital system.
(B) Derived simplified Boolean equation using Karnaugh map for the logic equation expressed in mini terms $y=\Sigma \mathrm{m}(7,9,10,11,12,13,14,15)$

Draw the corresponding sum of product logic circuit
(i) Using basic logic gates (OR and AND)
(ii) Using only NAND gates
6. (A) Explain in detail RS flip flop.
(B) Write a note on JK flip flop.
7. (A) State and prove superposition theorem.
(B) Explain the method to convert a T network into equivalent $\pi$ network and vice-versa.
8. (A) Explain series resonance circuit-obtain expression for resonant frequency fr. Prove that voltage across inductor and capacitor are equal in magnitude but opposite in sign at the time series resonance.
(B) Describe parallel resonance circuit in detail. Derive equation $\mathrm{f}_{\mathrm{ar}}$ (resonance frequency) and obtain $R_{a r}=\frac{L}{C R}$.

## Section - II

9. Answer in short : (any eight)
(1) What is class-A amplifier?
(2) What should be value of output resistance of an ideal amplifier?
(3) Under what condition the power gain in dB is equal to $20 \log \left(\frac{\mathrm{~V}_{\mathrm{o}}}{\mathrm{V}_{\mathrm{i}}}\right)$ ?
(4) What is meant by notation $\mathrm{I}_{\frac{1}{2}}$ and $\mathrm{I}-\frac{1}{2}$ ?
(5) Name the methods to cascade CE amplifier.
(6) Give the function of coupling capacitor.
(7) Write an equation of overall value of low frequency $f_{1}(n)$ for identical cascade stage each having same value of low frequency $f_{1}$.
(8) What is the advantage of using transformer to cascade transistor amplifier stages ?
(9) Define Quad.
(10) Simplify Boolean equation $Y=A \bar{B}+A B$.
(11) Write equations of De-Morgan's theorem.
(12) How many fundamental products are there for two variables? How many for three and four variables ?
(13) Define linear element.
(14) State the Norton's theorem.
(15) Write statement of Thevenin's theorem.
(16) State the Reciprocity theorem.
